

La platine ayant été décrite de façon très détaillée dans le H.P. n° 1318, nous ne reviendrons pas sur le détail de sa présentation, si ce n'est pour signaler que son usinage est pour certaines pièces, réalisé au micron près, ce qui pour une fabrication en très grande série n'est pas toujours simple.

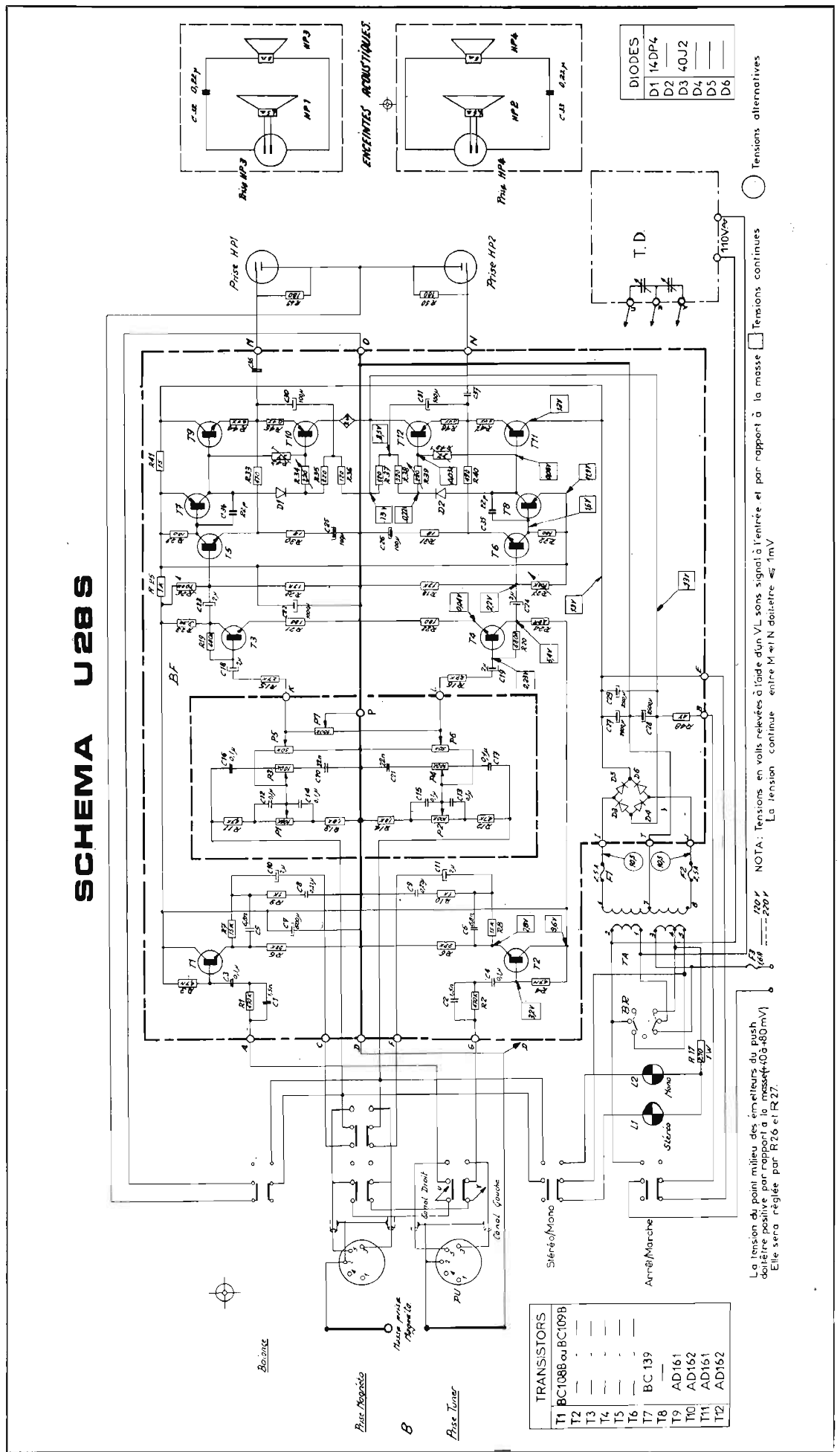
La réalisation est correcte, la technique et la technologie sont tout à fait classiques et éprouvées. Les transistors de puissance sont disposés sur des radiateurs de taille importante, et l'alimentation est capable de délivrer une puissance supérieure à celle nécessaire au fonctionnement des amplificateurs.

DESCRIPTION DES CIRCUITS (voir schéma)

Les signaux provenant de la cellule de lecture piézoélectrique sont de valeur qui compense à peu près la correction RIAA. Ce type de cellule est assimilé à un condensateur délivrant un signal fonction de la valeur de celui-ci. Le signal traverse le réseau R_1-C_1 (canal droit en haut du schéma), le condensateur C_3 , puis il est appliqué sur la base du transistor T_1 monté en émetteur follower. La sortie sur l'émetteur traverse le condensateur C_{10} , puis le signal se trouve dirigé sur un commutateur qui l'aiguille sur les circuits correcteurs de tonalité, ou le coupe si l'on désire lire un signal provenant d'un magnétophone ou d'un tuner.

Après les réseaux de correction de tonalité de type Baxendall, les signaux sont dosés par le potentiomètre de volume P_5 , et celui de la balance P_7 , puis traversent la résistance R_{15} et le condensateur C_{18} pour parvenir sur la base du transistor T_3 , étage préamplificateur. Le signal issu du collecteur est appliqué sur la base du transistor T_5 , à travers le condensateur C_{23} , puis le collecteur de celui-ci attaque le transistor driver T_7 , en liaison continue sur sa base. Les étages de puissance sont montés en symétrie complémentaire, utilisant les transistors T_9-T_{10} . La résistance R_{33} ramène un signal de contre-réaction sur l'émetteur de T_5 , et la liaison aux haut-parleurs se réalise à travers une liaison capacitive utilisant C_{36} , condensateur de forte valeur, 5 000 μF . La tension d'alimentation est redressée par un pont de diodes, les résidus sont filtrés par les trois condensateurs de 2 500 μF , $C_{27}-C_{28}-C_{29}$.

SCHEMA U289



TRANSISTORS	
T1	BC108B ou BC109B
T2	-
T3	-
T4	-
T5	-
T6	-
T7	BC 139
T8	-
T9	AD161
T10	AD162
T11	AD161
T12	AD162

DIODES	
D1	14DP4
D2	-
D3	40J2
D4	-
D5	-
D6	-

La tension du point milieu des émetteurs du push-droite positive par rapport à la masse (4-10s+80mV) Elle sera réglée par R26 et R27.

NOTA: Tensions en volts relevées à l'entrée et par rapport à la masse entre M et N droite et à l'entrée et par rapport à la masse entre M et N gauche.

○ Tensions alternatives
□ Tensions continues